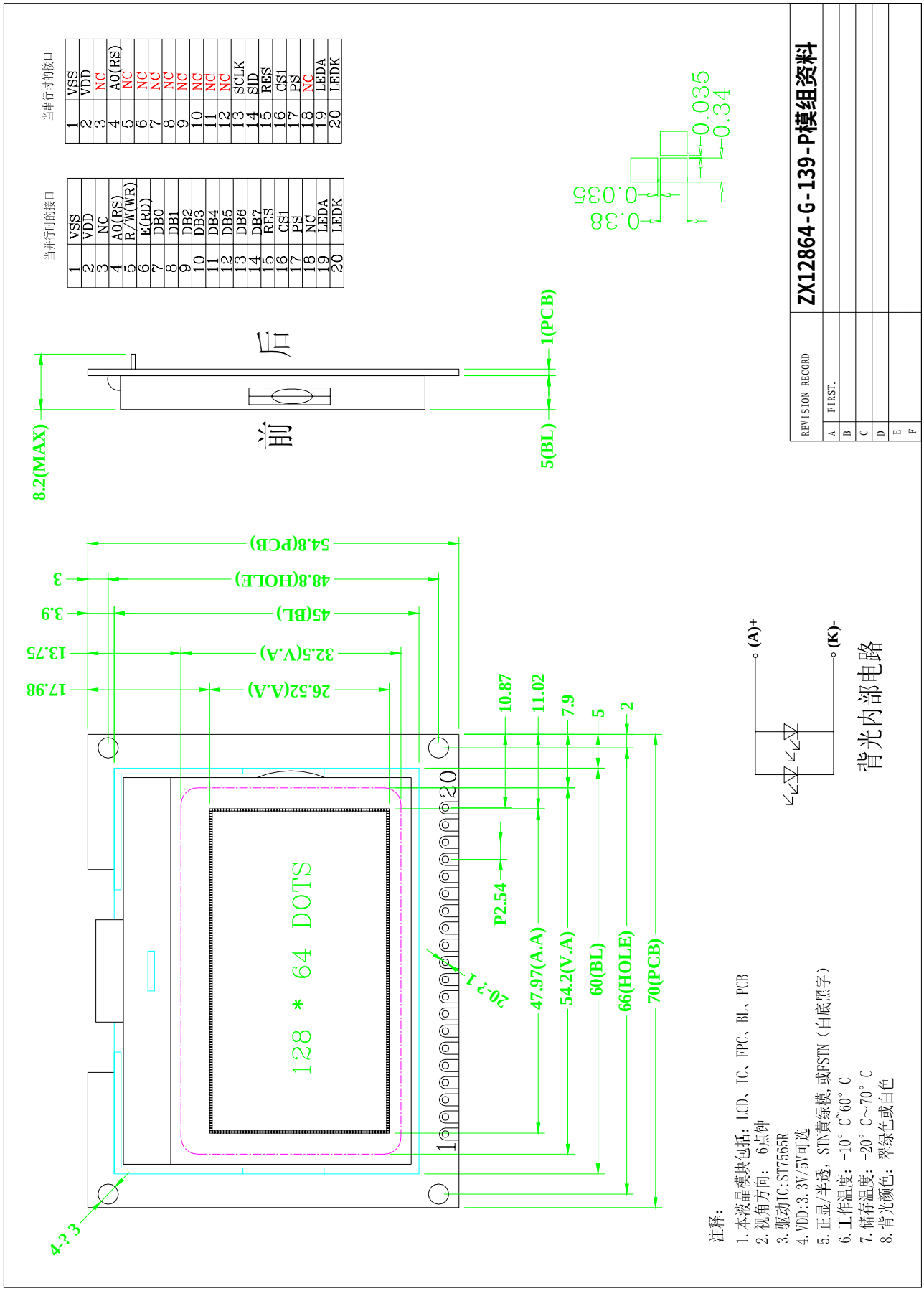
ZX12864-G-139-P模组资料
REVISION RECORD
A FIRST.
当并行时的接口
1 VSS
2 VDD
3 NC
4 A0(RS)
5 R/W(WR)
6 E(RD)
7 DB0
8 DB1
9 DB2
10 DB3
11 DB4
12 DB5
13 DB6
14 DB7
15 RES
16 CS1
17 PS
18 NC
19 LEDA
20 LEDK
当串行时的接口
1 VSS
2 VDD
3 NC
4 A0(RS)
5 NC
6 NC
7 NC
8 NC
9 NC
10 NC
11 NC
12 NC
13 SCLK
14 SID
15 RES
16 CS1
17 PS
18 NC
19 LEDA
20 LEDK
后
前
8.2(MAX)
5(BL)
1(PCB)
0.035
0.34
0.38
0.035
54.8(PCB)
48.8(HOLE)
45(BL)
32.5(V.A)
26.52(A.A)
3
3.9
13.75
17.98
10.87
11.02
7.9
5
2
P2.54
20-2.1
128 * 64 DOTS
4-2.3
47.97(A.A)
54.2(V.A)
60(BL)
66(HOLE)
70(PCB)
(A)+
(K)-
背光内部电路
注释:
1.本液晶模块包括：LCD、IC、FPC、BL、PCB
2.视角方向： 6点钟
3.驱动IC:ST7565R
4.VDD:3.3V/5V可选
5.正显/半透，STN黄绿模,或FSTN（白底黑字）
6.工作温度：-10°C~60°C
7.储存温度：-20°C~70°C
8.背光颜色：翠绿色或白色